

## High Efficiency Thyristor

$V_{RRM}$  = 1200V  
 $I_{TAV}$  = 50A  
 $V_T$  = 1.04V

AC Controlling  
1~ full-controlled

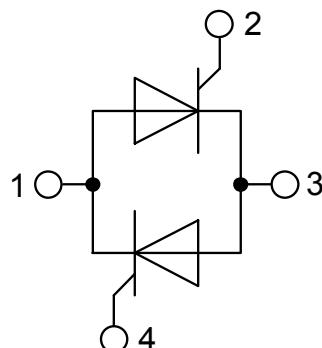
Part number

CLA110MB1200NA



Backside: Isolated

E72873



### Features / Advantages:

- AC controller for line frequency
- Planar passivated chip
- Long-term stability of blocking currents and voltages

### Applications:

- Line rectifying 50/60 Hz
- Softstart AC motor control
- DC Motor control
- Power converter
- AC power control
- Lighting and temperature control

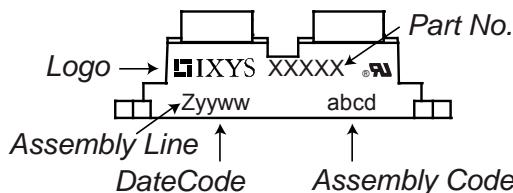
### Package: SOT-227B (minibloc)

- Isolation Voltage: 3000 V~
- Industry standard outline
- RoHS compliant
- Epoxy meets UL 94V-0
- Base plate: Copper internally DCB isolated
- Advanced power cycling

Thyristor			Ratings			
Symbol	Definition	Conditions	min.	typ.	max.	Unit
$V_{RSM/DSM}$	max. non-repetitive reverse/forward blocking voltage	$T_{VJ} = 25^\circ C$			1300	V
$V_{RRM/DRM}$	max. repetitive reverse/forward blocking voltage	$T_{VJ} = 25^\circ C$			1200	V
$I_{RD}$	reverse current, drain current	$V_{RD} = 1200 V$ $V_{RD} = 1200 V$	$T_{VJ} = 25^\circ C$ $T_{VJ} = 125^\circ C$		50 5	$\mu A$ mA
$V_T$	forward voltage drop	$I_T = 50 A$ $I_T = 100 A$ $I_T = 50 A$ $I_T = 100 A$	$T_{VJ} = 25^\circ C$ $T_{VJ} = 125^\circ C$		1.12 1.32 1.04 1.28	V V
$I_{TAV}$	average forward current	$T_C = 110^\circ C$	$T_{VJ} = 150^\circ C$		50	A
$I_{RMS}$	RMS forward current per phase	180° sine			110	A
$V_{TO}$	threshold voltage	$\left. \begin{array}{l} \text{slope resistance} \\ \end{array} \right\} \text{for power loss calculation only}$	$T_{VJ} = 150^\circ C$		0.78	V
$r_T$	slope resistance				4.9	$m\Omega$
$R_{thJC}$	thermal resistance junction to case				0.55	K/W
$R_{thCH}$	thermal resistance case to heatsink			0.10		K/W
$P_{tot}$	total power dissipation		$T_C = 25^\circ C$		220	W
$I_{TSM}$	max. forward surge current	$t = 10 \text{ ms}; (50 \text{ Hz}), \text{sine}$ $t = 8,3 \text{ ms}; (60 \text{ Hz}), \text{sine}$ $t = 10 \text{ ms}; (50 \text{ Hz}), \text{sine}$ $t = 8,3 \text{ ms}; (60 \text{ Hz}), \text{sine}$	$T_{VJ} = 45^\circ C$ $V_R = 0 V$ $T_{VJ} = 150^\circ C$ $V_R = 0 V$		1.10 1.19 935 1.01	kA kA A kA
$I^2t$	value for fusing	$t = 10 \text{ ms}; (50 \text{ Hz}), \text{sine}$ $t = 8,3 \text{ ms}; (60 \text{ Hz}), \text{sine}$ $t = 10 \text{ ms}; (50 \text{ Hz}), \text{sine}$ $t = 8,3 \text{ ms}; (60 \text{ Hz}), \text{sine}$	$T_{VJ} = 45^\circ C$ $V_R = 0 V$ $T_{VJ} = 150^\circ C$ $V_R = 0 V$		6.05 5.89 4.37 4.25	$kA^2s$ $kA^2s$ $kA^2s$ $kA^2s$
$C_J$	junction capacitance	$V_R = 400 V$ $f = 1 \text{ MHz}$	$T_{VJ} = 25^\circ C$	86		pF
$P_{GM}$	max. gate power dissipation	$t_p = 30 \mu s$ $t_p = 300 \mu s$	$T_C = 150^\circ C$		10 1 0.5	W W W
$P_{GAV}$	average gate power dissipation					
$(di/dt)_{cr}$	critical rate of rise of current	$T_{VJ} = 150^\circ C; f = 50 \text{ Hz}$ repetitive, $I_T = 150 A$ $t_p = 200 \mu s; di_G/dt = 0.45 A/\mu s;$ $I_G = 0.45 A; V_D = \frac{2}{3} V_{DRM}$ non-repet., $I_T = 50 A$			150	$A/\mu s$
$(dv/dt)_{cr}$	critical rate of rise of voltage	$V_D = \frac{2}{3} V_{DRM}$ $R_{GK} = \infty$ ; method 1 (linear voltage rise)	$T_{VJ} = 150^\circ C$		1000	$V/\mu s$
$V_{GT}$	gate trigger voltage	$V_D = 6 V$	$T_{VJ} = 25^\circ C$ $T_{VJ} = -40^\circ C$		1.5 1.6	V V
$I_{GT}$	gate trigger current	$V_D = 6 V$	$T_{VJ} = 25^\circ C$ $T_{VJ} = -40^\circ C$		40 80	mA mA
$V_{GD}$	gate non-trigger voltage	$V_D = \frac{2}{3} V_{DRM}$	$T_{VJ} = 150^\circ C$		0.2	V
$I_{GD}$	gate non-trigger current				5	mA
$I_L$	latching current	$t_p = 10 \mu s$ $I_G = 0.45 A; di_G/dt = 0.45 A/\mu s$	$T_{VJ} = 25^\circ C$		150	mA
$I_H$	holding current	$V_D = 6 V$ $R_{GK} = \infty$	$T_{VJ} = 25^\circ C$		100	mA
$t_{gd}$	gate controlled delay time	$V_D = \frac{1}{2} V_{DRM}$ $I_G = 0.5 A; di_G/dt = 0.5 A/\mu s$	$T_{VJ} = 25^\circ C$		2	$\mu s$
$t_q$	turn-off time	$V_R = 100 V; I_T = 50 A; V_D = \frac{2}{3} V_{DRM}$ $T_{VJ} = 150^\circ C$ $di/dt = 10 A/\mu s; dv/dt = 20 V/\mu s; t_p = 200 \mu s$		150		$\mu s$

Package SOT-227B (minibloc)			Ratings			
Symbol	Definition	Conditions	min.	typ.	max.	Unit
$I_{RMS}$	$RMS$ current	per terminal			150	A
$T_{VJ}$	virtual junction temperature		-40		150	°C
$T_{op}$	operation temperature		-40		125	°C
$T_{stg}$	storage temperature		-40		150	°C
<b>Weight</b>				30		g
$M_D$	mounting torque		1.1		1.5	Nm
$M_T$	terminal torque		1.1		1.5	Nm
$d_{Spp/App}$	creepage distance on surface / striking distance through air		terminal to terminal	10.5	3.2	mm
$d_{Spb/Abp}$			terminal to backside	8.6	6.8	mm
$V_{ISOL}$	isolation voltage	t = 1 second t = 1 minute	50/60 Hz, RMS; $I_{ISOL} \leq 1$ mA		3000 2500	V V

### Product Marking



### Part number

C = Thyristor (SCR)  
 L = High Efficiency Thyristor  
 A = (up to 1200V)  
 110 = Current Rating [A]  
 MB = 1~ full-controlled  
 1200 = Reverse Voltage [V]  
 NA = SOT-227B (minibloc)

Ordering	Part Number	Marking on Product	Delivery Mode	Quantity	Code No.
Standard	CLA110MB1200NA	CLA110MB1200NA	Tube	10	513128

Similar Part	Package	Voltage class
MMO90-12io6	SOT-227B (minibloc)	1200

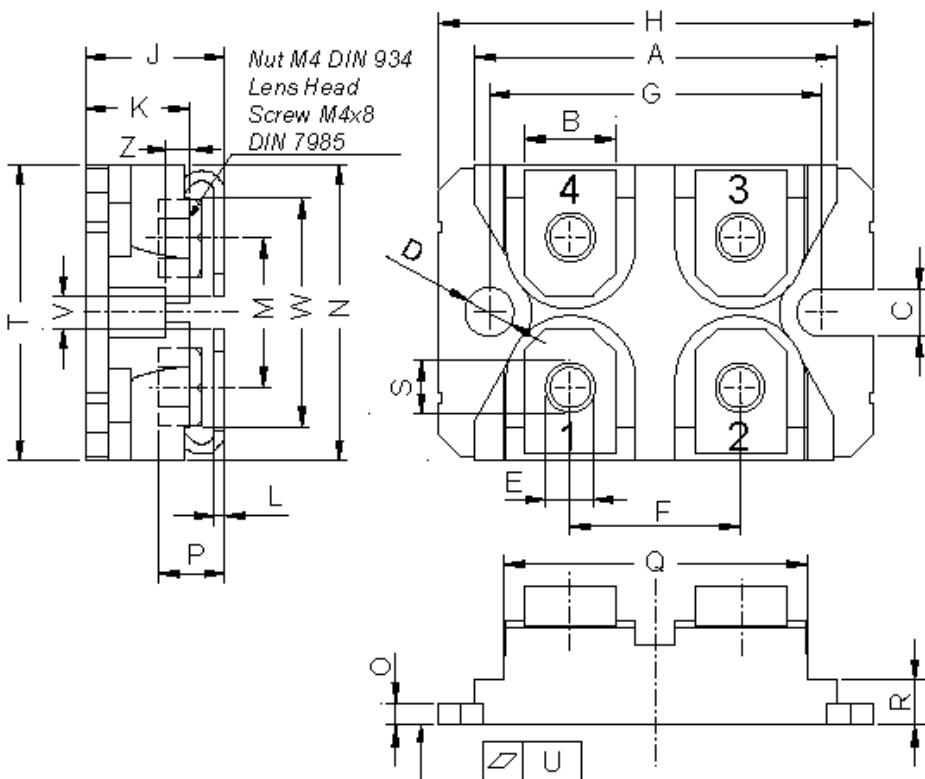
### Equivalent Circuits for Simulation

\* on die level

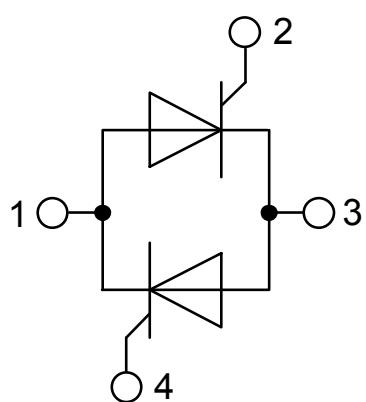
$T_{VJ} = 150$  °C

	Thyristor
$V_{0\max}$	threshold voltage
$R_{0\max}$	slope resistance *      3

## Outlines SOT-227B (minibloc)



Dim.	Millimeter		Inches	
	min	max	min	max
A	31.50	31.88	1.240	1.255
B	7.80	8.20	0.307	0.323
C	4.09	4.29	0.161	0.169
D	4.09	4.29	0.161	0.169
E	4.09	4.29	0.161	0.169
F	14.91	15.11	0.587	0.595
G	30.12	30.30	1.186	1.193
H	37.80	38.23	1.488	1.505
J	11.68	12.22	0.460	0.481
K	8.92	9.60	0.351	0.378
L	0.74	0.84	0.029	0.033
M	12.50	13.10	0.492	0.516
N	25.15	25.42	0.990	1.001
O	1.95	2.13	0.077	0.084
P	4.95	6.20	0.195	0.244
Q	26.54	26.90	1.045	1.059
R	3.94	4.42	0.155	0.167
S	4.55	4.85	0.179	0.191
T	24.59	25.25	0.968	0.994
U	-0.05	0.10	-0.002	0.004
V	3.20	5.50	0.126	0.217
W	19.81	21.08	0.780	0.830
Z	2.50	2.70	0.098	0.106



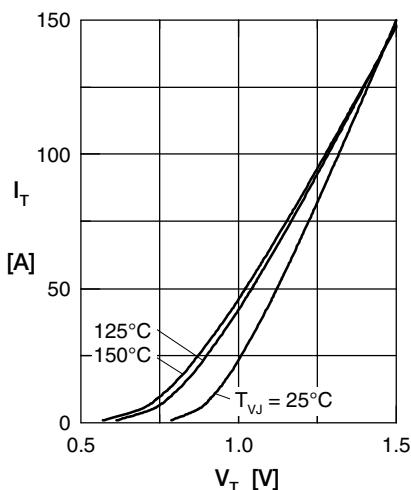
**Thyristor**

Fig. 1 Forward characteristics

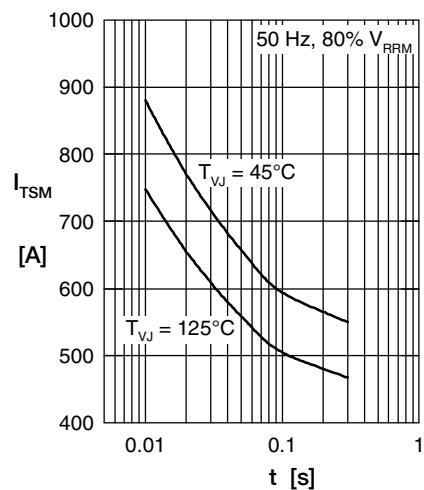


Fig. 2 Surge overload current

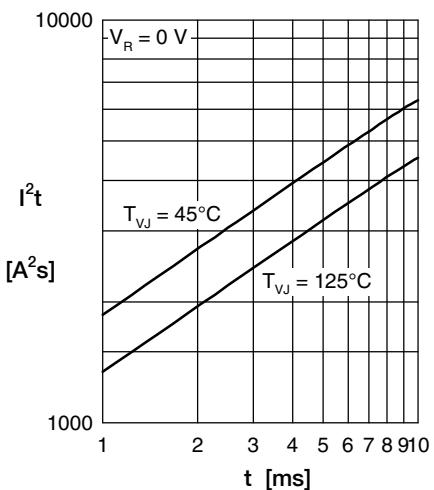
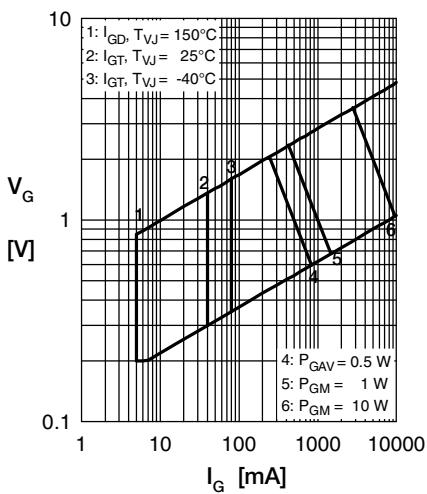
Fig. 3  $I^2t$  versus time (1-10 ms)

Fig. 4 Gate trigger characteristics

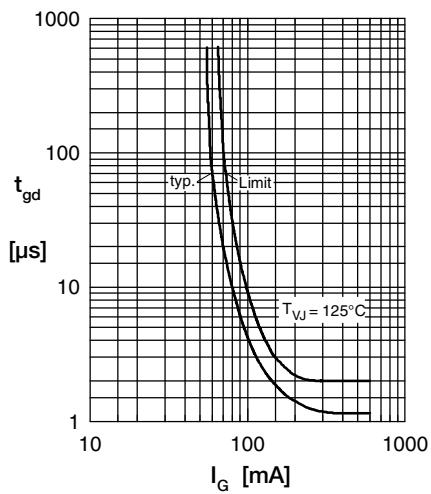


Fig. 5 Gate controlled delay time

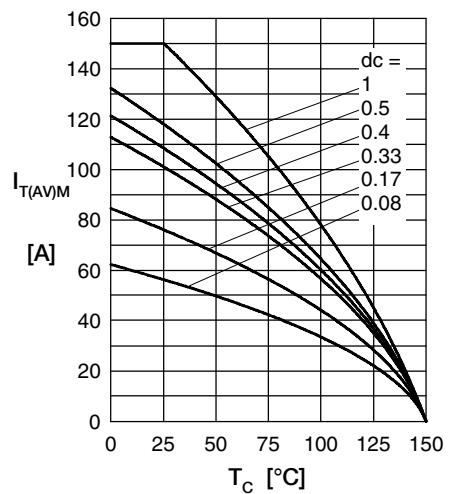


Fig. 6 Max. forward current at case temperature

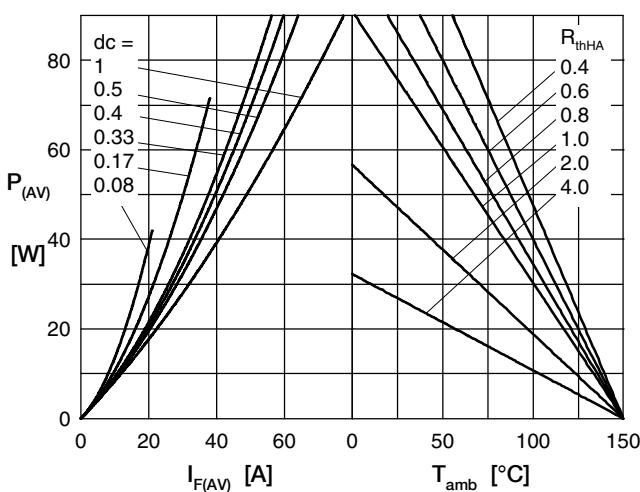
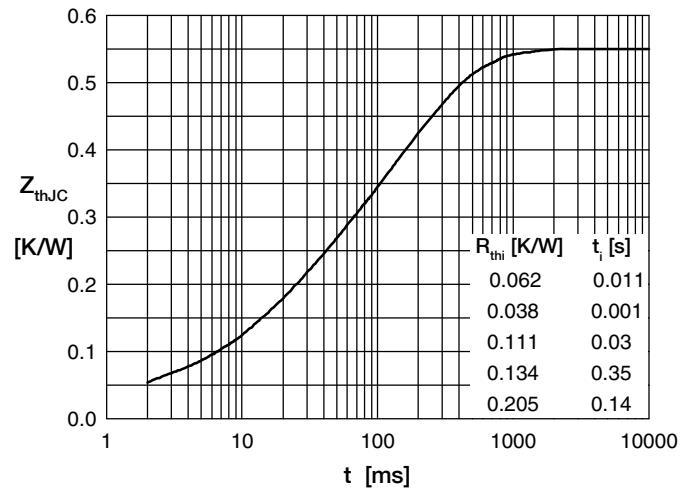
Fig. 7a Power dissipation versus direct output current  
Fig. 7b and ambient temperature

Fig. 8 Transient thermal impedance



Компания «ЭлектроПласт» предлагает заключение долгосрочных отношений при поставках импортных электронных компонентов на взаимовыгодных условиях!

#### Наши преимущества:

- Оперативные поставки широкого спектра электронных компонентов отечественного и импортного производства напрямую от производителей и с крупнейших мировых складов;
- Поставка более 17-ти миллионов наименований электронных компонентов;
- Поставка сложных, дефицитных, либо снятых с производства позиций;
- Оперативные сроки поставки под заказ (от 5 рабочих дней);
- Экспресс доставка в любую точку России;
- Техническая поддержка проекта, помошь в подборе аналогов, поставка прототипов;
- Система менеджмента качества сертифицирована по Международному стандарту ISO 9001;
- Лицензия ФСБ на осуществление работ с использованием сведений, составляющих государственную тайну;
- Поставка специализированных компонентов (Xilinx, Altera, Analog Devices, Intersil, Interpoint, Microsemi, Aeroflex, Peregrine, Syfer, Eurofarad, Texas Instrument, Miteq, Cobham, E2V, MA-COM, Hittite, Mini-Circuits, General Dynamics и др.);

Помимо этого, одним из направлений компании «ЭлектроПласт» является направление «Источники питания». Мы предлагаем Вам помошь Конструкторского отдела:

- Подбор оптимального решения, техническое обоснование при выборе компонента;
- Подбор аналогов;
- Консультации по применению компонента;
- Поставка образцов и прототипов;
- Техническая поддержка проекта;
- Защита от снятия компонента с производства.



#### Как с нами связаться

Телефон: 8 (812) 309 58 32 (многоканальный)

Факс: 8 (812) 320-02-42

Электронная почта: [org@eplast1.ru](mailto:org@eplast1.ru)

Адрес: 198099, г. Санкт-Петербург, ул. Калинина, дом 2, корпус 4, литера А.