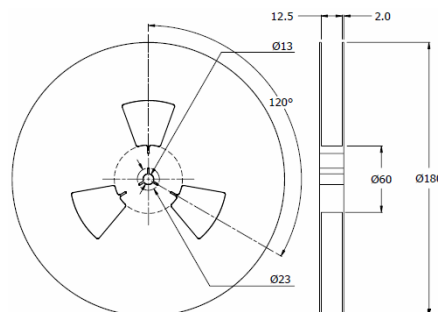
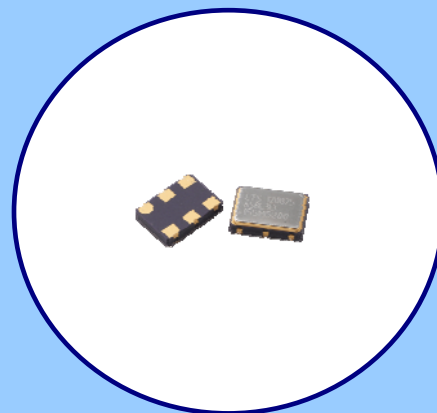


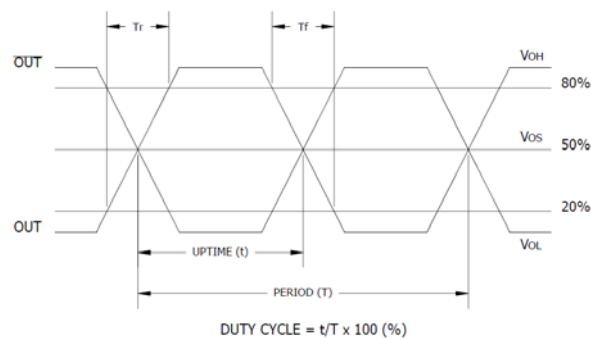


ELECTRICAL CHARACTERISTICS

ELECTRICAL PARAMETERS	PARAMETER	SYMBOL	CONDITIONS	MIN	TYP	MAX	UNIT
	Maximum Supply Voltage	V_{CC}	-	-0.5	-	5.0	V
	Storage Temperature	T_{STG}	-	-40	-	+100	°C
	Frequency Range	f_o	-	25	-	320	MHz
	LVPECL						
	LVDS						
	Frequency Stability	$\Delta f/f_o$	All Inclusive, see Note 1.	-	-	20, 25, 50	± ppm
			1st year aging	-	-	3	
	Operating Temperature	T_A	-	-20	25	+70	°C
	Commercial						
	Industrial			-40		+85	
	Supply Voltage	V_{CC}	± 5 %	2.38	2.5	2.63	V
				3.14	3.3	3.47	
	Supply Current	I_{CC}	Maximum Load	-	-	88	mA
	LVPECL						
	LVDS			-	-	65	
	Start Up Time	T_S	Application of V_{CC}	-	2	5	ms
	Phase Jitter	t_{jrms}	Bandwidth 12 kHz - 20 MHz	-	0.3	0.7	ps
	Period Jitter RMS	p_{jrms}	-	-	2.6	-	
	Period Jitter Pk-Pk		-	-	25	-	
	Enable Function		Standby				V
	Enable Input Voltage	V_{IH}	Pin 1 or 2 Logic '1', Output Enabled	$0.7 \cdot V_{CC}$	-	-	
	Disable Input Voltage	V_{IL}	Pin 1 or 2 Logic '0', Output Disabled	-	-	$0.3 \cdot V_{CC}$	
	Disable Time	T_{PLZ}	Pin 1 or 2 Logic '0', Output Disabled	-	-	200	ns
	Enable Time	T_{PLZ}	Pin 1 or 2 Logic '1', Output Enabled	-	-	2	ms
	LVPECL WAVEFORM						
	Output Load	R_L	Terminated to $V_{CC} - 2.0V$	-	50	-	Ohms
	Output Duty Cycle	SYM	@ $V_{CC} - 1.3V$	45	-	55	%
	Output Voltage Levels						V
	Logic '1' Level	V_{OH}	PECL Load, -20°C to +70°C	$V_{CC} - 1.025$	-	$V_{CC} - 0.880$	
	Logic '0' Level	V_{OL}	PECL Load, -20°C to +70°C	$V_{CC} - 1.810$	-	$V_{CC} - 1.620$	V
	Logic '1' Level	V_{OH}	PECL Load, -40°C to +85°C	$V_{CC} - 1.085$	-	$V_{CC} - 0.880$	
	Logic '0' Level	V_{OL}	PECL Load, -40°C to +85°C	$V_{CC} - 1.830$	-	$V_{CC} - 1.555$	
	Rise and Fall Time	T_R, T_F	@ 20% - 80% Levels	-	0.6	1.0	ns
	LVDS WAVEFORM						
	Output Load	R_L	Between Outputs	-	100	-	Ohms
	Output Duty Cycle	SYM	@ 1.25V	45	-	55	%
	Differential Output Voltage	V_{OD}	$R_L = 100$ Ohms	247	350	454	mV
	Offset Voltage	V_{OS}	LVDS Load	1.125	1.25	1.375	V
	Output Voltage Levels						V
	Logic '1' Level	V_{OH}	LVDS Load	-	1.43	1.6	
	Logic '0' Level	V_{OL}	LVDS Load	0.9	1.1	-	
	Rise and Fall Time	T_R, T_F	@ 20% - 80% Levels	-	0.4	0.7	ns

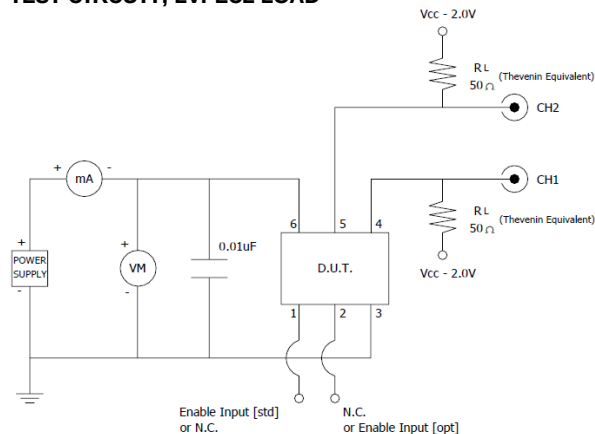
Notes:

- Inclusive of initial tolerance at time of shipment, changes in supply voltage, load, temperature and 1st year aging.

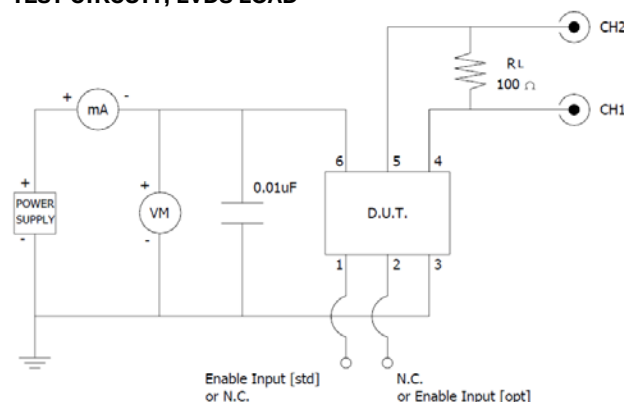
LVPECL/LVDS OUTPUT WAVEFORM

ENABLE TRUTH TABLE

PIN 1 or Pin 2	PIN 4 & 5
Logic '1'	Output
Open	Output
Logic '0'	High Imp.

TEST CIRCUIT, LVPECL LOAD

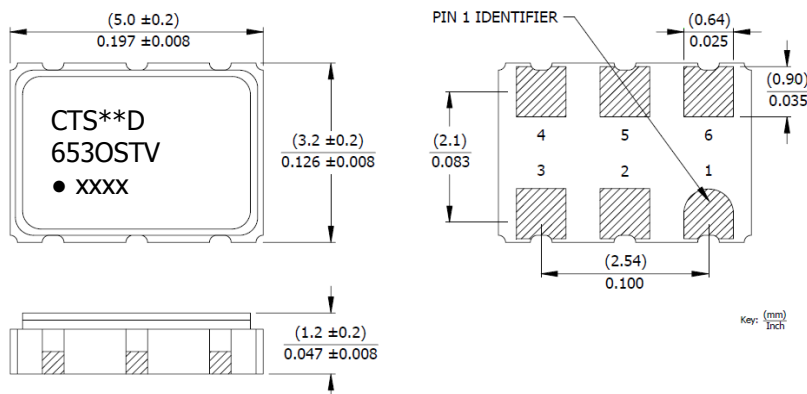


TEST CIRCUIT, LVDS LOAD



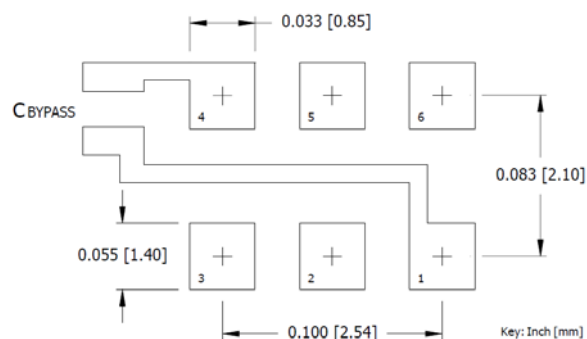
MECHANICAL SPECIFICATIONS

PACKAGE DRAWING



SUGGESTED SOLDER PAD GEOMETRY

C_{BYPASS} should be $\geq 0.01 \mu F$.



MARKING INFORMATION

1. ** - Manufacturing Site Code.
2. D - Date Code. See Table I for codes.
3. O - Output Type. P or E = LVPECL, L or V = LVDS. [Refer to Ordering Information.]
4. ST - Frequency stability/temperature code. [Refer to Ordering Information.]
5. V - Voltage code. 3 = 3.3V, 2 = 2.5V
6. xxxx - Frequency Code.
3-digits, frequencies below 100MHz
4-digits, frequencies 100MHz or greater.
Refer to document 016-1454-0, Frequency Code Tables.

NOTES

1. Complete CTS part number, frequency value and date code information must appear on reel and carton labels.
2. Termination pads [e4]. Barrier-plating is nickel [Ni] with gold [Au] flash plate.
3. Reflow conditions per JEDEC J-STD-020; 260°C maximum, 20 seconds.
4. MSL = 1.

D.U.T. PIN ASSIGNMENTS

PIN	SYMBOL	DESCRIPTION
1	EOH or N.C.	Enable [std] or No Connect
2	N.C. or EOH	No Connect or Enable [opt]
3	GND	Circuit & Package Ground
4	Output	RF Output
5	Output	Complimentary RF Output
6	V _{CC}	Supply Voltage

TABLE I - DATE CODE

YEAR \ MONTH					JAN	FEB	MAR	APR	MAY	JUN	JUL	AUG	SEP	OCT	NOV	DEC
2001	2005	2009	2013	2017	A	B	C	D	E	F	G	H	J	K	L	M
2002	2006	2010	2014	2018	N	P	Q	R	S	T	U	V	W	X	Y	Z
2003	2007	2011	2015	2019	a	b	c	d	e	f	g	h	j	k	l	m
2004	2008	2012	2016	2020	n	p	q	r	s	t	u	v	w	x	y	z



Компания «ЭлектроПласт» предлагает заключение долгосрочных отношений при поставках импортных электронных компонентов на взаимовыгодных условиях!

Наши преимущества:

- Оперативные поставки широкого спектра электронных компонентов отечественного и импортного производства напрямую от производителей и с крупнейших мировых складов;
- Поставка более 17-ти миллионов наименований электронных компонентов;
- Поставка сложных, дефицитных, либо снятых с производства позиций;
- Оперативные сроки поставки под заказ (от 5 рабочих дней);
- Экспресс доставка в любую точку России;
- Техническая поддержка проекта, помощь в подборе аналогов, поставка прототипов;
- Система менеджмента качества сертифицирована по Международному стандарту ISO 9001;
- Лицензия ФСБ на осуществление работ с использованием сведений, составляющих государственную тайну;
- Поставка специализированных компонентов (Xilinx, Altera, Analog Devices, Intersil, Interpoint, Microsemi, Aeroflex, Peregrine, Syfer, Eurofarad, Texas Instrument, Miteq, Cobham, E2V, MA-COM, Hittite, Mini-Circuits, General Dynamics и др.);

Помимо этого, одним из направлений компании «ЭлектроПласт» является направление «Источники питания». Мы предлагаем Вам помощь Конструкторского отдела:

- Подбор оптимального решения, техническое обоснование при выборе компонента;
- Подбор аналогов;
- Консультации по применению компонента;
- Поставка образцов и прототипов;
- Техническая поддержка проекта;
- Защита от снятия компонента с производства.



Как с нами связаться

Телефон: 8 (812) 309 58 32 (многоканальный)

Факс: 8 (812) 320-02-42

Электронная почта: org@eplast1.ru

Адрес: 198099, г. Санкт-Петербург, ул. Калинина, дом 2, корпус 4, литера А.